Ploynomial : 0x1814141AB -> **P(x) = x32 + x31 + x24 + x22 + x16 + x14 + x8 + x7 + x5 + x3 + x + 1**

ASCII : aa -> Hex : 6161 -> Binary : 110000101100001

1. Verilog HDL

테이블이(가) 표시된 사진

자동 생성된 설명

1. C language

텍스트이(가) 표시된 사진

자동 생성된 설명

Hex : 790307F9 -> Binary : 1111001000000110000011111111001